RÉFÉRENTIEL D'ACTIVITÉS	RÉFÉRENTIEL DE COMPÉTENCES	RÉFÉRENTIEL D'ÉVALUAT	TION		
		MODALITES	CRITÈRES		
		D'ÉVALUATION	D'ÉVALUATION		
Elaborer une architecture électronique complexe, des spécifications fonctionnelles à la réalisation de la carte PCB					
Réaliser toutes les étapes de conception :	Définir une architecture électronique à partir	Contrôles de connaissances,	Acquisition des connaissances		
analyse de faisabilité à la demande du client	d'un cahier des charges.	devoirs et questionnaires			
et/ou du marché, au regard des paramètres	Identifier les signaux en jeux et les fonctions		Qualité de l'analyse		
des spécifications liées au domaine	électroniques nécessaires à leur traitement.	Évaluation des travaux			
d'application (automobile, spatiale, etc), en	Sélectionner des capteurs et les mettre en	pratiques / projets	Qualité de la démarche		
choisissant parmi les technologies les plus	œuvre pour réaliser la mesure et le		technique et scientifique		
avancées du moment, les différentes	traitement de grandeurs physiques.	Conception et			
structures de l'état de l'art et en proposant le	Modéliser, simuler les solutions pouvant	développement de circuits	Qualité du développement		
meilleur compromis.	répondre à un cahier des charges avec les	élémentaires			
Modéliser des systèmes électroniques	outils de simulations dédiés de type LTSpice,		Pertinence et justification des		
complexes en utilisant des langages de	ISE (ou équivalents).	Études de circuit complets	solutions proposées		
description matériel et les outils appropriés au	Etablir une liste de matériel nécessaire à la	pour évaluer les			
niveau d'abstraction souhaité.	réalisation d'un circuit en vue d'optimiser les	compétences d'analyse	Adéquation entre la		
Etablir la justification de conception	performances globales du système.		problématique et les		
(rédaction des documents justificatifs de	Réaliser le prototypage d'une carte et établir	Réalisation de plans de test	solutions retenues		
performances).	le protocole de test.				
Réalisation et développement des cartes	Réaliser une campagne de test et de mesure	Évaluation de la démarche	Pertinence des choix en		
électroniques (conception et routage, et test	sur une carte électronique.	scientifique	matière de méthodes, outils,		
des cartes).	Prendre en compte l'impact		composants		
Elaborer et réaliser des protocoles de tests,	environnemental des solutions proposées.	Production de livrable avec			
superviser des campagnes de mesure et de	Concevoir des applications embarquées sans	résultats de test et rapport	Capacité à manipuler le		
tests.	système d'exploitation.	de conception	matériel pour la réalisation		
Analyser et interpréter les résultats des	Exploiter les dispositifs matériels embarqués		des prototypes et des tests.		
campagnes de test sur des systèmes	(périphériques).	Recette et démonstration			
électroniques avancés afin de corriger et		des réalisations / projets	Prise en compte de l'impact		
réaliser des optimisations de bloc ou du			sur l'environnement des		
système complet.			solutions proposées		

Elaborer une architecture microélectronique intégrée pour diverses applications

Analyser les performances de nouvelles technologies de l'état de l'art pour en identifier le potentiel, les limites, et les nouvelles applications possibles

Etablir un flot de conception adapté pour la simulation de circuits intégrés (analogique, numérique ou mixte) en utilisant différents outils de simulation dédiés (Cadence, Synopys, Siemens, LTSpice).

Concevoir des architectures de systèmes électroniques complexes, jusqu'à des niveaux de maturité élevés; organiser et hiérarchiser les développements techniques.

Développement des blocs de circuits intégrés d'interfaces de conversion des signaux

Conception des architectures intégrés de systèmes électroniques analogiques et mixtes avancés (pour des applications RF, automobile, etc)

Développement des blocs électronique de gestion de l'alimentation et gestion d'énergie. Prototypage des circuits numériques avancés (émulation/ FPGA): implémentation et tests. Vérification niveau bloc IP ou system des systèmes sur puces (SoC)

Développement de modèles comportementaux en HDL, en SystemVerilog ou en langage C.

Participation à la rédaction des plans de vérification et de validation sur FPGA.

Effectuer une veille technologique afin d'identifier les améliorations techniques possibles et/ou l'innovation.

Analyser le contexte d'une application (audio, automobile, industrielle, etc.) pour en déduire les spécifications sur une architecture microélectronique

architecture microélectronique Modéliser, simuler et dimensionner les architectures intégrées de bases de l'électronique analogique et mixte (Amplificateurs, Convertisseurs, etc) en utilisant les outils de simulation dédié (Cadence, Siemens).

Modéliser, simuler les architectures intégrées de l'électronique numérique et les mettre en œuvre sur des cibles FPGA en utilisant les outils de simulation dédié (Xilinx) Concevoir et mettre en œuvre sur FPGA en VHDL des interfaces langage communication série intégrant des machines d'états ainsi que différents périphériques Modéliser, simuler les architectures intégrées de l'électronique RF et les mettre en œuvre dans chaine une communication complète

Analyser une architecture de système de gestion de la batterie et implémenter les différents blocs

Identifier et comprendre les principaux éléments composant une architecture de microcontrôleur

Vérifier des circuits et systèmes microélectroniques au niveau RTL ou Layout (dessin des masques)

Valider des circuits et systèmes électroniques au niveau silicium.

Contrôles de connaissances, devoirs et questionnaires

Évaluation des travaux pratiques / projets

Conception et développement de circuits dans l'environnement Cadence

Implémentation de circuit sur RISCV

Réalisation de plans de test

Production de livrable avec résultats de simulation et rapport de conception

Recette et démonstration des réalisations / projets

Acquisition des connaissances

Qualité de l'analyse

Qualité de la démarche technique et scientifique

Qualité du développement

Pertinence et justification des solutions proposées

Adéquation entre la problématique et les solutions retenues

Pertinence des choix en matière de méthodes, outils, technologies et composants

Capacité à utiliser les solutions logicielles spécifiques de façon appropriée et justifiée.

Prise en compte de l'impact sur l'environnement des solutions proposées

Interagir avec les autres membres d'une					
équipe projet pour assurer l'intégration des	et validation des différentes familles de				
différents blocs	circuits.				
Exploiter des concepts et techniques de traitement du signal à des fins de conception et d'optimisation de circuits électroniques					
Elaboration, conception de nouveaux	Proposer une modélisation mathématique	Contrôles de connaissances,	Acquisition des connaissances		
algorithmes de traitement de l'information	appliquée à un problème pour faciliter sa	devoirs et questionnaires			
	résolution		Qualité de l'analyse		
Implémentation d'algorithme de traitement	Raisonner, conjecturer, démontrer et	Évaluation des travaux			
des données dans des circuits dédiés et pour	résoudre analytiquement ou	pratiques / projets	Qualité de la démarche		
différentes applications cibles	numériquement un problème de traitement		technique et scientifique		
	des signaux (échantillonnage, analyse	Conception de filtres			
Organisation de tests encadrement de	spectrale).	numériques RIF RII	Qualité du développement		
l'implantation numérique et matérielle	Savoir présenter les résultats et justifier de				
	leur validité en fonction des hypothèses	Réalisation de correcteur	Pertinence et justification des		
Rédaction de la documentation technique	émises au départ.		solutions proposées		
	Utiliser les mathématiques pour l'analyse et	Analyse d'un système			
	le traitement du signal (TF, TFD, FFT, etc).	bouclé	Adéquation entre la		
	Caractériser l'effet de plusieurs sources de		problématique et les		
	bruit sur un signal et sur la chaîne	Présentation orale des	'		
	d'acquisition et proposer un traitement	projets			
	adapter (filtrage numérique et/ou	p. 5,515	Pertinence des choix en		
	analogique).		matière de méthodes, outils,		
			technologies et composants		
			teenhologies et composants		
Elaborer un flot de conception adapté à la re	 éalisation de circuits intégrés en s'annuvant s	ur un environnement logiciel	et des suite outils d'aide à la		
conception du marché (Electronic Design Auto		di dii ciivii oiii ciii ciici i ogicici	et des saite outils à dide à la		
Elaboration de l'environnement de	Configurer et utiliser une suite logicielle	Contrôles de connaissances	Acquisition des connaissances		
simulations, en collaboration avec les équipes	hautement spécialisée (Cadence, Synopsys	devoirs et questionnaires	1124 210.000		
de conception	ou Siemens) en vue de concevoir une circuit	actons et questionnumes	Qualité du développement		
ac conception	intégré (numérique, analogique, mixte)	Évaluation des travaux	Quante du developpement		
Installation des ressources logicielles pour	Mettre en place un environnement de travail	pratiques / projets	Pertinence et justification des		
l'utilisation des outils spécifiques de la	spécifique (shell, éditeurs, fichiers de	pratiques / projets	solutions proposées		
microélectronique.	configurations, etc)	Déploiement de logiciels,	Solutions proposees		
microelectromque.	comigurations, etc)				
		tests d'intégration			

Coordination et implémentation proactive de	Identifier et utiliser les protocoles de		Adéquation entre la
solutions pour répondre aux besoins des	communication adaptés (TCP/IP, FTP, NFS,	Tests de régression	problématique et les
équipes de recherche er développement	etc)	Automatisation	solutions retenues
	Réaliser des scripts en python, bash et en	Intégration dans les flots de	
Aptitude à travailler en contexte international	Skill pour lancer une campagne de test	conception	Pertinence des choix en
et capacité à communiquer en anglais dans	Utiliser les outils de l'intelligence artificielle	Recette des projets réalisés	matière de langages, outils, et
des situations variées et complexes avec une	pour développer des outils d'aide à la	(respect du cahier des	infrastructure logicielle
aisance particulière dans les sujets de sa	conception	charges, maintenance,	
spécialité.	Réaliser des simulations multi- physiques	exploitabilité)	
	MEMS (méthode par éléments finis par	Respect des accords de	
	exemple)	licence	
Piloter et conduire des projets d'intégration d	e circuits électroniques et entreprendre		
Mettre ses compétences dans le domaine de	Intégrer les problématiques économiques,	Contrôle continu	Capacité à trouver sa place
l'électronique et de la microélectronique au	sociales, environnementales et éthiques		dans un groupe de façon à
profit des projets d'innovation sociétale et	appuyée par un ensemble de connaissances	Mises en situation	être un contributeur efficace
environnementale	en sciences humaines économiques et		dans la réalisation d'un projet
Écouter, intégrer les critiques et suggestions,	sociales	Initiation à	technique
travailler en équipe, solliciter les		l'entrepreneuriat à travers	
interlocuteurs et animer un groupe, utiliser les	Communiquer efficacement	une innovation	Qualité des présentations
nouvelles technologies et plateformes de		technologique	orales
collaboration	Entreprendre des activités ou des projets		
Saisir les informations essentielles d'un	innovants ou de création d'entreprise	Projet de développement	Évaluation par les pairs
message oral ou écrit en français ou en anglais		durable	
dans le domaine de l'électronique et de la	Mettre en place des outils de gestion de		Capacité à appliquer des
microélectronique spécifiquement et en	projet		méthodes de gestion de
établissant les liens pertinents avec d'autres			projet
domaines connexes (physique, mécanique,	Élaborer un cahier des charges et des		
fluidique, etc)	spécifications fonctionnelles		
S'organiser, s'adapter, travailler en			
autonomie, rendre un travail de qualité tout			
en respectant les échéances et en utilisant le			
large panel des outils numériques de manière			
responsable			